

应届生求职网

www.yingjiesheng.com

2022

应届生
校园招聘



炬力篇

应届生论坛炬力版：

<http://bbs.yingjiesheng.com/forum-182-1.html>

应届生求职大礼包 2022 版-其他行业及知名企业资料下载区：

<http://bbs.yingjiesheng.com/forum-436-1.html>

应届生求职招聘论坛（推荐）：

<http://bbs.yingjiesheng.com>

目录

第一章 炬力简介.....	3
1.1 炬力概况.....	3
1.2 炬力业务.....	3
1.3 炬力产品.....	4
1.4 炬力竞争对手.....	4
1.5 炬力公司文化及价值观.....	4
第二章 炬力笔试资料.....	5
2.1 炬力霸王笔.....	5
2.2 炬力 IC 测试题目回忆.....	7
2.3 炬力笔试.....	7
2.4 珠海炬力笔试题.....	8
2.5 炬力笔试.....	9
第三章 炬力面试资料.....	10
3.1 校招经验 嵌入式工程师.....	10
3.2 珠海 炬力集成电路设计有限公司-测试工程师.....	10
3.3 上海炬力.....	10
3.4 炬力面试分享.....	11
3.5 炬力集成模拟岗位面试经验分享.....	12
第四章 炬力综合求职经验.....	14
4.1 炬力 IC 测试类笔经面经.....	14
4.2 炬力一笔一面.....	17
4.3 我在炬力工作半年后的感觉.....	18
附录：更多求职精华资料推荐.....	错误！未定义书签。

内容声明：

本文由应届生求职网 YingJieSheng.COM (<http://www.yingjiesheng.com>) 收集、整理、编辑，内容来自于相关企业的官方网站及论坛热心同学贡献，内容属于我们广大的求职同学，欢迎大家与同学好友分享，让更多同学得益，此为编写这套应届生大礼包 2022 的本义。

祝所有同学都能顺利找到合适的工作！

应届生求职网 YingJieSheng.COM

第一章 炬力简介

1.1 炬力概况

炬力官网：

<http://www.actions-semi.com>

炬力集成电路设计有限公司（以下简称炬力），是一家致力于集成电路设计与制造的大型半导体技术公司，设立在环境优美的海滨城市珠海。公司在数字多媒体影音主控芯片的研发和生产方面具有世界领先的优势，公司的多媒体芯片产品占据全球近 50% 的市场份额，其产销量、营业额和净利润都位居国内同行业之首。累计创造产值近 40 亿元，出口创汇超过 5 亿美元，纳税额超过 1 亿元。公司目前有 450 名员工，其中科技研发人员有 351 人，拥有超过 3 年集成电路研发经验的工程师超过 200 人。在人数、项目经验及质量上均位居国内集成电路设计企业前列。

炬力先后获得广东省高新技术企业，中国集成电路产业化示范单位，集成电路企业认定证书，先进技术企业，ISO9001 质量认证，软件企业认证，并担任广东省软件行业协会副会长一职，从 2004 年开始连续四年被中国半导体协会评为中国最大的集成电路设计公司，2005 年，获得广东省大型出口企业三等奖。此外，公司还荣获《数字商业时代》杂志主办的“中国科技 100 强”评选第八名，获评 2006 年德勤亚太区高科技、高成长 500 强之一，以及中国高科技、高成长 50 强第四名。2006 年，公司的主打产品 ATJ 2097 荣获 2006 年信息产业部“中国芯”最佳市场表现奖”、“多媒体音、视频及图像编解码处理器”获得广东省科学技术二等奖，珠海市科学进步一等奖。2007，“炬力牌多媒体播放解码芯片”，获得广东省名牌产品；数字影音多媒体解码器，获得珠海市自主创新促进奖。被半导体行业协会评选为“十大创新产品”称号，被广东省版权局授予广东省版权兴业示范基地的称号。并陆继被珠海市评为十强软件企业，税收贡献百强，知识产权优势企业，工程技术研究开发中心，重点企业技术中心以及珠海市高新区新获省名牌产品企业。2008 年更被业界《电子工程专辑》证选为“十大中国 IC 设计公司品牌”之一。

炬力集成在开拓市场的同时，坚持自主创新，高度重视利用知识产权制度保护公司的合法权益，不断加大自主知识产权技术的研发投入力度，并积极申请专利、布图设计、软件著作权、商标权等多种形态知识产权。目前，炬力集成高度重视自主知识产权的核心技术研发与产品保护，在关键技术领域已申请 50 多项专利，并为产品相关的集成电路布图和软件著作权进行了登记保护。公司目前已获受理专利申请 79 项，授权专利 21 项，其中包括 14 项发明专利，7 项实用新型专利；79 项商标申请，其中已注册成功 15 项；8 项软件著作权登记，6 项已经获得证书；11 项集成电路布图设计申请登记，全部已经获得登记证书。

挟多年深厚的管理与技术沉淀，以高起点的技术、准确的产品和市场定位，炬力集成秉承自主创新的理念、专业的团队精神，在引领 IC 产业的道路上不断开创新的辉煌。

1.2 炬力业务

炬力集成拥有一支高度凝聚，训练有素，勇于创新，不断挑战的专业化团队，他们在以下各个领域的各自岗位上，追求卓越，创造绩效。

IC 设计 IC 设计作为炬力集成的核心研发部门之一，凭借丰富的 SoC 研发经验与先进的设计流程和辅助工具，IC 设计技术在数模混合设计、高低压混合设计、低噪音/低功耗性能等方面已具有国际先进水平，同时具有 4/8/16/32 bit CPU、16/24/32/ bit DSP、 $\Sigma \Delta$ CODEC、USB、PLL 等 IP 内核自主开发设计的能力。

版图设计 主要包括 IC 的版图设计、Circuit Design、标准单元库的建立及设计自动化等。炬力集成在版图设

计方面所掌握的技术与应用的设备都同步跟踪世界先进水平。在 VLSI 制造工艺水平高速发展的今天，版图设计的能力和水平在一定程度上体现了 IC 设计公司的产品竞争能力。

系统设计 是专门从事基于超大规模 ASIC 应用的系统设计开发部门，是 SOC 设计团队的重要组成部分，同时还为客户提供基于炬力 SoC 产品应用的完整系统解决方案。

算法研究 专门从事各种嵌入式软件算法的研究、移植。算法研究是 SoC 架构规划的主要参与者之一，也是嵌入式软件功能实现的核心基础，是 SoC 研发不可或缺的重要组成部分。

软件设计 软件设计负责产品研发过程中所需的软件的编写，包括对组件的设计算法的仿真，以及组件的驱动程序等。炬力集成在软件代码的开发过程中使用目前最先进的开发平台、开发工具与开发技术。

1.3 炬力产品

炬力集成以前瞻的市场眼光，深厚的设计积累，创新的技术研发，丰富的量产经验，一直领跑于行业的前沿，通过技术的不断创新,以成本为优势，提供给客户最具竞争力的产品、方案与服务。炬力目前所成功构建的产品线包括多媒体产品线和计量仪表产品线。目前，每条产品线都有成功的市场代表作产品，全部具有自主知识产权。并且，炬力集成为客户提供具有国际同步水平的大规模数模混合 SOC ASIC 设计服务。

炬力具有：

- 800 万门级 CMOS 数模混合 SoC 设计、量产技术
- 高低压混合设计和低噪音、低功耗等诸性能的 SoC 设计及量产技术
- 4 bit/8 bit/16 bit/32 bit CPU IP core
- 20MIPS~200MIPS 范围内 16 bit/24 bit/32 bit DSP IP core
- DC-DC、Regulator、OPA、10MHZ~500MHZ PLL 以及各种类型之 A/D、D/A、LCD driver 等模拟电路设计技术
- USB、SPDIF、IR、AC-Link、PCI/ISA Bus Controller 等各类技术标准的应用
- 在 MP3、G.729a、WMA、JPEG 等国际标准制式方面的算法应用研究
- 擅长 SoC 及其完整系统解决方案的开发设计与量产化

炬力集成拥有经验丰富的 IC 测试队伍和先进的测试设备（Prober、Handler、Tester 及自行研制的数模混合 IC 测试仪等），凭借多年的设计验证与量产测试经验，为客户提供了可靠的产品质量保障。

1.4 炬力竞争对手

德州仪器、英特尔、奇梦达等。

1.5 炬力公司文化及价值观

专业 是炬力集成坚持的最基本的原则，专业的员工，专业的团队，为客户提供专业的产品和专业的服务。

创新 是炬力集成成长的推动力，炬力集成将竞争与挑战视为磨炼强健体魄的外在动力，将创新力视作茁壮成长的内在动能。只有不断提升创新力，才能获得持续的生命力，才能基业长青。

速度 是竞争的重要条件，是企业执行力的重要体现。炬力集成将果敢、快速、强劲的执行能力作为公司发展的保障。

诚信 是炬力集成经营客户和企业管理的行为标准,以此建立企业与客户间、企业与员工间的长期合作。

协作 合纵连横、互利协作，与上、下游之间建立双赢的诚信合作及战略合作伙伴关系，是炬力与客户及协作厂之间寻求共同发展的长期策略。

炬力基本信念

客户导向

1. 客户导向为管理及工作行为之最高准则。
2. 致力提供满足消费者需要的产品与服务。
3. 建立完善的客户服务体系，协助服务对象解决问题。

创新发展

1. 掌握客户需求趋势，开发与引进新产品，增加产品新功能，以创造客户新需求，开拓新市场。
2. 引进新理念、新管理技术，以强化企业体质。
3. 奖励科技发明、技术创新、产品创新，以强化技术核心能力和提高产品竞争力。

善用人才

1. 任用专业人员，尊重专业技术。
2. 规划完善的教育训练体系，提供员工自我成长的学习环境。
3. 发掘人才，培养接棒人。

肯定贡献

1. 全员经营，重视工作团队，以提高整体绩效。
2. 以绝对的责任观，追求绩效的卓越。
3. 以个人的能力与贡献为基础，给予适当的激励，来肯定员工的贡献。

成果共享

1. 合纵连横、互利协作，与上、下游之间建立双赢的诚信合作关系。
2. 让员工与股东共享经营成果与公司发展。

如果你想了解更多炬力的概况，你可以访问炬力官方网站：<http://www.actions-semi.com>

第二章 炬力笔试资料

2.1 炬力霸王笔

刚刚炬力霸王笔归来
有一些想说的

昨晚开始就很郁闷
一是因为炬力又没给我笔试机会
又！威盛（上海）和炬力（上海）
二是因为没有拿到威盛（北京）的面试

倒不是非得给我笔试面试
总是觉得自己应该有这个机会
(说到底还是非得要 呵呵)

没有怎么办 霸王呗
吃过午饭 直接踏上霸王之旅
一路上就想该采取怎么样的策略
乘乱一拥而入 还是说自己有内推
或者说明明接到通知的啊
或者就直接挑明 老子是来霸王的。。

提前到考场 发觉对号入座 而且来的人也不多
乱好像是乱不起来了 我就和监考交涉
nnd 监考寸步不让 说什么都不让 态度强硬啊
一看就知道不是炬力自己的人 哪能这样不给金子发光的机会呀
门口还是有一些准备霸王的人的 我就鼓动他们一起发力

后来来了一个哥们过来 说炬力 hr 让他直接过来笔就是了
好像有内部推荐的样子 然后我就对另一个监考说
是啊 我们情况都一样 hr 说让我们直接过来做卷子就行了
监考还是坚持 除非让 hr 亲自过来 就让我们进去
然后那哥们就给 hr 打电话 真牛 hr 真的一会过来了。。

然后我又开始和 hr 纠缠 hr 自然也希望挖金子的呀
说等正式人员开始考了 如果卷子有多就让我们进去
一刻钟之后 我拿到了卷子 1 个小时的卷子 我提前 5 分钟交卷
留下了简历和个人信息 回头碰到 hr 礼貌地向她致谢
hr 对我说: 其实这样对简历通过筛选的人来说是不公平的

我觉得有道理 不管简历筛选的方法是不是合理 总还是个方法
我这样对别人来说 确实不公平
如果自己应有的面试资格被霸王笔的人夺走 我又会怎么样呢?
我不知道 但是我确信这样的事情会发生在别人身上
因为我今天答的不错 我想对某个人说 对不起 如果真有这个人的话

回来的路上 有些木纳 脑子里一片空白 不知道为什么
直到车上上来一对母女 妈妈很漂亮 女人很可爱
我就给小姑娘让座了 之前有个老太太上来 我没反应过来
三分钟之后 我就收到了威盛的面试通知了
好人有好报 RP 守恒? Anyway 我也没有什么兴奋的感觉
感觉对于笔试面试已经没有多余的感觉了
一件事情让你觉得疲惫的时候 就会麻木

不管怎么样

希望明天的面试能有好的过程
至于结果 明天车上再让一次座可能更好些

2.2 炬力 IC 测试题目回忆

笔试是在东南大学中山院，一个小时，题量适中。有数电，模电，信号，微机，C++，最后一道是关于测试的英文翻译中文题。趁现在还没忘光，给大家说下，希望对后来者有点小帮助。

第一大题是 5 道选择题，30 分。有关 64 位 CPU 是指什么，电容和电感的作用，阻抗和感抗的单位，FPGA 的组成，C++ 中 sizeof 的问题(知道 sizeof(指针名)=4 就 OK 了)，给一个负反馈电路让判断是什么类型的反馈，等等。

第二大题 5 道填空题，也是 30 分。场效应管和晶体管相比的特点是什么；选择题中负反馈电路最后一级共射放大电路的发射极电流 I_{e3} 增大时第一级共射的 U_{be1} 和 U_{ce1} 以及第二级共射的 U_{ce2} 增大还是减小；竞争冒险有哪两种并判断一个电路中的竞争冒险属于哪种；给你一个三极管三个电极的电压让判断是什么材料的还有集电极是哪个；给一个四位十进制数(好像是 2067)求它的十进制补码和十进制反码；给一个阶跃信号实现一个矩形序列。

第三大题是大题，有 5 分的，有 7 分 8 分的。给一个 CMOS 反相器让写出它的逻辑功能，并根据它来实现与非门。写出布尔型变量、实数和指针与零比较的 C++ 语句。给一个移位寄存器电路，根据输入和 CP 画输出波形。给一段微机中的汇编代码，问它实现什么功能，并画出流程图。给一段让你认识到测试在产品生产中有多重要的英文，四五行吧，翻译。

附：笔试貌似很正规，拿着学生证身份证对照着名单才给进，和我一起冒着雨去东大霸王笔的两个同学被挡在外面，只好在隔壁教室里听另一个公司的宣讲会。

2.3 炬力笔试

下午做了珠海炬力的笔试题

投的技术支持工程师，发下两套卷子，硬件和软件

匆匆翻了一下软件，好多看着都很陌生，于是就答硬件题

主要考的内容：

1.char s[]="ab ";

char *p=s;

问：*(p+1)=? *(p+2)=?

2.一道电路图的题，最后让求某一段的电压 u

3.卷积的题

4.单片机中存储器 RAM 需要几个片子，几根地址线？

5.给出一个十进制的数，让求二进制的数？

6.给出一个放大电路，让求一些电流关系

7.给出两个函数的图形，利用傅立叶变换的性质来求一个函数的傅立叶函数

8.数字电路的上升沿和下降沿有时会出现明显的振铃现象，负载端为了得到较理想的矩形，可使用什么触发器？

9.求一个由两个放大器组成的放大电路，求其中的电压关系。(很好做)

10.什么是竞争与冒险现象，怎么判断，如何消除？

11.同步电路和异步电路的区别是什么？

12.锁存器和寄存器的区别？寄存器有什么优点，锁存器有什么优缺点？

13.一道三极管的放大电路基本题?

总结：都是一些很基础的题，只是很久不看，只记得大概，有些都忘了，所以大家一定要把基础打好。

2.4 珠海炬力笔试题

- 降低 NMOS 的开启电压 V_T 的方法，哪种无效？ C
A. 减少衬底的 P 型掺杂浓度
B. 减少氧化层厚度
C. 增加源漏极的 N 型掺杂浓度
D. 减少沟道长度
- IO PAD 的设计，一般不常考虑的因素 D
A. ESD 特性
B. 驱动能力
C. 施密特触发器
D. 衬偏效应
- 逻辑电路低功耗设计中，无效的方法 C
A. 采用慢速设计
B. 减少信号翻转
C. 减少 IC 面积
D. 采用较慢速的时钟。

1. 写出序列探测器“11000”的 RTL 代码。

```
module(data_in,reset,clk,find);
input data_in,reset,clk;
output data_out;

parameter S0=0,S1=1,S2=2,S3=3,S4=4;
reg[2:0] state;
wire[2:0]next_state;

assign find=0;
always @(state)
    case(state)
        S0: begin
            find=0;
            if(data_in)
                next_state=S1;
            else
                next_state=S0;
        end
        S1: begin
            find=0;
```



```
        if(data_in)
            next_state=S2;
        else
            next_state=S0;
        end
    S2: begin
        find=0;
        if(!data_in)
            next_state=S3;
        else
            next_state=S0;
        end
    S3: begin
        find=0;
        if(!data_in)
            next_state=S4;
        else
            next_state=S0;
        end
    S4: begin
        if(!data_in)
            find=1;
        else
            find=0;
            next_state=S0;
        end
    endcase
```

```
always@(posedge clk or negedge reset)
```

```
    if(!reset)
        begin
            state<=S0;
        end
    else
        stata<=next_state;
```

```
endmodule
```

2.5 炬力笔试

前几天去炬力霸王笔了，模拟的题目大概有 5 道

1.CMOS 反相器的，似乎是将其作放大器用，加上电阻反馈的分析，还是用电压叠加的方法做的

- 2.电阻、电容网络分析零、极点，就是写传输函数啦
- 3.电流镜偏置的电流源/沉匹配的问题
- 4.LDO 的分析，电流输出分析，关于 PMOS/NMOS 差分对比较之类
- 5.CMOS 电路分析，似乎是源跟随和电流镜的东西

做的时候感觉还行，可回来再看，发现还是有蛮多问题，像电流匹配的问题，这几天看全差分 and CMFB 的时候才发现自己分析的有问题，水平还是不够啊。。

第三章 炬力面试资料

3.1 校招经验 嵌入式工程师

本文原发于应届生 BBS，发布时间：2016 年 7 月 19 日

地址：<http://bbs.yingjiesheng.com/thread-2048280-1-1.html>

炬力的校园招聘是没有笔试的,简历符合则直接进入面试。简历刷人比较多，我们班有差不多 20 个人投递，最后只有我一个人有面试机会，没能去面试最后有去扬智、全志和展讯等 IC 公司的。这也表明炬力这种简历筛选的会导致部分有能力的人没能得到面试的机会，错过了更多选择人才的机会。

进入正题，炬力的面试问得很细，主要是针对做过的项目来问的，例如我所做过的 Android 电源管理的驱动，不仅要画出框架图，还会细问到里面所使用的具体函数，当然具体的函数答得大概就行了，不用完全一样。技术面一个多钟，反正是简历上写东西都是要深究的，合适的话就继续面 HR 面了。最后如果通过这两面，则会邀请去珠海总部参观，差旅费全包。

3.2 珠海 炬力集成电路设计有限公司-测试工程师

本文原发于应届生 BBS，发布时间：2016 年 7 月 19 日

地址：<http://bbs.yingjiesheng.com/thread-2048279-1-1.html>

直接测试经理面试，首先自我介绍之类的，再问项目测试经验，使用的测试技术，测试方法之类的，最后就是情怀方面的问题咯，一轮过了的话，二轮是高级经理面试，全部都是问测试遇到的问题如何处理之类的，总之给你设陷阱，回答得好，就要了。

3.3 上海炬力

常言道：青菜萝卜各有所爱，而对我来说，炬力并不是一个最合适的选择。

炬力在前几年是相当传奇的，在中国的 mp3 播放器芯片市场独占鳌头，因此它就成为我最先设定的目标公司之一。

炬力的网申简历系统很有特色，除了所有常规的个人基本信息、个人评价、GPA、项目经历之外，还有一份包罗万象的调查卷，包括对炬力公司的印象、个人选择工作的标准、自己在炬力希望学习的知识、个人感觉最有成就感以及挫败感的经历，甚至还有推荐一本看过的书等等。而面试的过程基本就是按照简历的顺序逐条进行确认，当然比重最大的还是项目经历，毕竟我应聘的职位是 R&D。

炬力的面试官带给我的感受是知识面非常宽广，似乎模拟电路的各个分支都有涉及。提问的风格也是广度甚于深度。从各种运放的设计流程、基准的温度补偿公式推导、版图级的 latchup 现象解释和抑制措施、PSR 及噪声相关公式和计算等等。他也希望进入到炬力的每一个人都应该是通晓模拟电路各分支知识的人（囧……）

令我有点不自在的是，如果说很多其他的公司的面试官会努力营造一种平等的氛围，让你感觉到之所以他的水平远在你之上只不过是如果他比你拥有更长的从业时间，只要假以时日你完全可以成为同样有经验的工程师；我所遇到的炬力的面试官却会在面试过程中刻意地去拉开你们之间的距离，他是一个居高临下给予指点的“师傅”而你就应该是一个初出茅庐只能点头称是唯唯诺诺的“学徒”。“师傅”的原话说：所有的硕士生所谓的两年的“项目经验”对他来说只值两个月甚至两个星期。我相信对于一个很有经验的工程师来说这话并没有夸张，因此我通常会谦虚地说成“项目经历”而非“项目经验”；只是，这样的面试风格，多少有点与“和谐”大旋律背道而驰……

虽说以一个面试官的风格来推断整个公司的风格未必是合理的，但是再联系到在我们实验室坊间流传的口碑来看，也许并非空穴来风。

最终决定放弃炬力还有其他方面的原因：

首先，炬力集成在 2009 和 2010 年的经营状况并不很好，就算是不关心经济的人从 mp3 的白菜价和 mp3 市场的饱和以及逐年萎缩也能猜出来。更重要的是，炬力到目前为止似乎没有任何有效的措施……

此外，炬力要求我在相当早的时候就给予答复是否接受 offer；然而，炬力的开出薪资却并没有优势（当然这是后来我面过多家别的公司后才知道的），限于企业业绩，除了 base salary 外，员工的年终 bounous 不作保证。

作为我的第一份工作，我没有选择炬力。但是我还是希望炬力能够尽快找到新的市场热点，重整雄风……

3.4 炬力面试分享

对炬力的了解自去年师兄们找工作就已经开始了，当时听说炬力刷有钱，一年发至少 20 个月的工资，后来我们三四个师兄拿到炬力的 OFFER,再后来大家由于各种原因都拒了，当时我在想，大家这么不给炬力面子，它明年还会过来么？

最终，它还是杀将过来了，因为它有这个资本，听说去年发了 30 个月左右的工资，真是巨大的诱惑。

其实，刚开始自己还是有点 BS 炬力的，毕竟它是国内的，毕竟它像一个暴发富，毕竟现在才刚刚开始找工作，等到十一初的时候，突然发现它的网上简历已经不让投了，这才觉得有点惋惜，不管什么都应该去经历一下。不过还好，前天的炬力清华宣讲会现场是收简历的，但是第二天就要开始笔试，所以当天晚上就会收到笔试通知。

当天晚上听着一个个同学收到笔试通知，我开始心灰意冷了，以为我的简历连炬力的笔试关都过不了，真是惨烈，还想着明天去霸王笔。风云变幻，半夜快到一点时，终于收到电话通知，心里的石头终于落地。

出的题目是超级简单，号称是坑蒙拐骗无敌小菜鸟的我，见到这种小儿科题目是见一个杀一个，见两个杀一双，如千军万马中探囊取物，万马千军中取上将首级，扯远了~。考完了，觉得面试是没有问题吧。

下午三点多的时候收到面试通知，看来炬力的效率是很高的嘛。我不禁感叹，面试面试啊，我熬了多少笔试，你终于出现在我的面前。。。。

早上，依然面试服，依然宝马坐驾，人大对面燕山大酒店。

开始我以为又要像上次那样面对无数的牛人，结果我发现人家是单枪匹马，年纪还和我差不多，顿时有点失望ing，又顿时信心大增，本来还想回去吹牛说某年某月某日某酒店菜鸟即本人舌战群儒，五百回合下来不分胜负，遂休战，商议次日再战，...。停！又跑题了。。。言归正传，主宾入位之后，他一边拿着我的简历一边开始问。不过还好问得不是很专业，只是随便聊天，我心想海聊我怕谁啊，多少人因为这个拜倒在我的石榴裙下。于是从学校的学术腐败到个人的发展规划，再到业余爱好，我很鲜明地表达了自己的一些看法，不过我感觉都是比较虚的东西，不知道他听了会不会觉得我这不实干？我可是从号称 21 世纪实干模范学校天大出来的耶。

面试持续了大概一个小时，总的来讲还是比较放松的，总结一下陈词：

- (1) 自己所报的方向和目前自己的研究方向有点出入，这是自己最大的劣势
- (2) 这种公司对于北大清华的学生还是比较放行的，这是我最心存侥幸的地方
- (3) 在面试过程中，自己说得有点过多，主要是激情所致，不可控制，希望没有给听觉组实验室丢脸
- (4) 这个人还是挺厉害的，丝毫看不出来面试的结果如何，只是叫我回去等结果

回来问一下炬力北京分公司的师兄，他觉得珠海总部那边还是不错的，钱多，个人发展也好，看你原不愿意去了。我在想，珠海风景不错，离家也近，如果一年给我 $6k \times (>20)$ RMB，我的确可以考虑一下。嗯，先 yy 一下，能不能进入下一轮面试还是一个未知数， bless。

3.5 炬力集成模拟岗位面试经验分享

一面：

面试我的是模拟部的熊经理。首先就是自我介绍，介绍完了，他看了下我简历上的成绩单，问我学了哪些课程，然后，随便抽了一门课程问我该课程的主要内容。这一个环节我是蒙过去的，呵呵。然后，对着简历中的 patents 狂问

he: 能否谈谈你这个 bandgap 专利的内容？

me: 我觉得谈专利的具体内容不太好，因为还没有授权，我觉得应该保守秘密。不过，我可以谈下思路。

he: okey, 专利已经受理就是公开的，既然你不想谈内容，那就谈谈思路吧。

me: 好的。Bandgap 大致分为两类，一类是串联类型的，另一类是并联类型的，我用的是并联型的来提高 PSRR。

然后，画出串联与并联的区别，跟他谈了一些情况，具体记不太清楚了。

he: 你两个专利都是第一申请人吗？

me: 我是学生中的第一申请人，前面是导师。

he: 第二个专利是如何想出这个 Idea 的？

me: 第二个是我的师兄在做电路，我分析了系统结构后觉得，可以用数字电路的概念来解决 match 的问题，结果用 D 触发器代替比较器，实现了低功耗。

这个环节还真让我始料未及，呵呵，不过幸亏挺了过来。下面就是最艰难的一步了，我英才网申时写了 4 个项目经历，他一个个的对着问，每一个都非要问出我的深浅。

he: 你这个模拟滤波器的系统架构是什么样的？

me: 是简单的一介低通滤波器，这个题目是我们老师为了让我们体会 Top-down 的正向设计流程而布置的一道课外实践题目，主要任务就是设计 OP。

he: 你的 op 采用什么架构？要实现什么样的性能？

me: 两级结构，第一级用 cascode 结构提高 A，第二级接 buffer 提高 bandwidth，并降低输出阻抗。

he: 如何补偿？

me: 不需要补偿，因为 buffer 的输出作为次极点，因为它的阻抗非常小，极点位置距主极点很远，所以不需要补偿就可以稳定。

接下来，开始狂问我的 DC-DC 项目，从画系统级的框图开始，到电路级的分析，搞得我疲于应试，因为我做 DC/DC 的时间不是很长，而且年代久远。其间，

he: 如何设计反馈环路的补偿？

me: 用 matlab 建模、仿真，可以把零极点位置定下来。

he: 要是不用工具，手工计算怎么办？

me: 说实话，我没有做过这个工作。但是，我可以谈谈我的思路。我觉得需要把传函计算出来，根据环路稳定性的要求，求出控制系统的零、极点，然后，就可以知道需要补偿的零、极点位置了。

he: 嗯……

接着，继续问我电路的东西，当场让我画 bandgap 的原理图，分析反馈极性，三极管如何做。就是说是用横向的还是纵向的。而后，让我画出三极管剖面图……

紧接着，熊经理开始问我 adc 的东西。心想这下可以松口气了，是我强项。

he: 能否讲下你 sigma-delta 的项目情况？

me: okey, SD 调制器本质就是 butterworth 滤波器，所以，设计 SD 调制器的本质，是从噪声传函做起的。项目中用的是两阶一位，传统的结构在正向通路上下功夫，而我反馈环路上着手进行系统级优化……

这一段是神侃了，呵呵，不过，他后来问我单 bit 量化器和多 bit 量化器之间的增益区别，这个我还真没回答出来，他用两点确定一条直线的原理给我解释了一下，顿时陡升佩服之情！呵呵

he: 你电路 SPEC 是如何定义的？

me: 目前的做法是在 simulink 下去设计参数，其实，这样做的缺点显而易见，因为，matlab 下的模型都是数学模型，而电路是物理实现，二者差别太大了。我采用了一中介于数学模型与物理模型之间的宏模型来进行行为级描述，veriloga 与宏模型相结合……，balabala，该方法的优越性得到了很好的验证，这正是我建模中的创新之处。

他不住的点头，估计也觉得很新鲜吧。

he: 电路中的 op 是如何设计的？

me: op 是整个系统中最重要的一個电路。高速与高精度是矛盾的（推到公式证明之），所以，必须进行 trade……

he: 嗯，嗯……

me: 模拟电路是一门艺术，在于各个性能之间是相互矛盾的，必须进行折中。我们的 adc 是以低功耗为优先的，所以，在 trade 的时候，处处以低功耗为主要因素。比如，采样电容的大小关系到 op 的功耗、噪声、采样时

间三者之间的 trade off……

he: 我觉得作为学生, 你能做这么深, 非常难得。

org~, 有了这句话, 我觉得应该能进二面, 后面的数字电源项目就是象征性的问问了。

二面:

验证了我一面后的想法就是我进入了二面, 但是, 想不到我是以第一的身份进入二面的, 后来才知道, 一共就我和实验室的杨总两人进入了二面。二面是 31 号 10: 00 开始, 当时觉得奇怪为什么开始这么晚, 当炬力的李总风尘仆仆的从北京开会赶过来时, 才恍然大悟。因为, 面试我的是刚回来的李总和熊经理。主要是熊经理跟我聊, 李总估计很困, 一直观察我, 时不时的问问我的情况。

熊: 一面也聊了很久了, 二面主要是综合面, 比较轻松, 聊聊其他方面的情况。你先自我介绍下吧, 主要包括你的家庭、成长等

我: ……。

后面的就随意聊了, 聊的也很 high。李总兴致勃勃的给我讲现在产业的状况, 说要我到炬力可以真正的体现 IC 的设计流程。这个就不多说了……

一面聊了一个半小时, 二面聊了二个多小时。感觉熊经理的技术非常扎实, 人也非常和蔼, 容易相处。丁总的热情也很高涨, 呵呵。聊过之后, 发现对炬力有了更深层的认识, 炬力是国内 IC 的骄傲, 值得敬佩!

刚吃完饭回来, 熊经理就给我打电话。给了我 offer, 让我考虑考虑。我当时还是有点小激动的, 因为炬力今年模拟全国招三个人, 华南地区是第一站, 一个都没有招。华中地区的武汉是第二站, 就给了我一个 offer, 下一站, 他们要去西安。尤其让我感动的是, 熊经理让我根据自己的兴趣选择方向

第四章 炬力综合求职经验

4.1 炬力 IC 测试类笔经面经

炬力的校园招聘早已过去, 俺当初很不幸地在二面中被 OUT, 一周后签了别的公司。写这篇总结的原因是为了让明年想加入炬力的找工同胞们提供一些过来人的感受与意见 (俺今年上网搜了半天都没找到关于炬力笔试面试的资料), 希望能带给后来人一些小小的帮助。

首先说明一下俺选择炬力的原因。关注 IC 设计的人都不可能不知道炬力, 目前中国起步很早的多媒体音频编辑解码芯片市场占有率最大的集成电路设计公司。但这几年中国的 IC 设计行业发展很快, 炬力的优势正在逐渐弱化, 里面 70% 的老员工已跳槽, 炬力相对其他大型企业可能会压缩新人的成长期。尽管如此, 抱着前三五年学习与捱苦的心理准备, 进炬力还是能学到很多很多这一行业内的技能的, 有能力肯努力的人发展空间还是挺大的。说句不好听的, 哪一天炬力真的倒了, 或许还没倒但已经没那么大的影响力了, 在炬力待上的几年应该足够让你跳向同行业内更具有竞争力的公司去。再者, 炬力今年的起薪是 4K (本

科, 福利就不知道, 因为最后没有签了我, 所以 HR 没跟我说, 但听说年终奖还挺多的),

在珠海工作 (珠海是一个非常适合居住的城市, 消费相对广州深圳低一些), 极具诱惑力。

投递简历

只想说一句, 最好问一下里面的师兄师姐, 有些职位不在广州招人, 但招聘网页上没说,

很可能你就白忙一场。IC 测试全国招两个人, 先去西安和武汉招人, 我就比较幸运, 后来一个没招上, 全跑回广州招了。

宣讲

炬力的宣讲在华工, 收获不多。负责宣讲的是一个嵌入式部门经理, 说话条理不是很清晰, 但从公司的宣传

短片上已足够了解炬力的大概情况（他在宣讲的时候我基本没听进去，一直在看幻灯片，hoho）。但问答阶段他倒蛮可爱的，在提及薪资时没有拐弯子，直接把起薪给爆了出来，本科 4K，硕士 6.5K，台下的我们那个乐啊，一个劲地拍掌。明年去听宣讲的同胞们记得问薪资啊~~~

笔试

笔试是在宣讲后的两周，炬力的笔试题目全是专业相关的。题目涉及的知识全部是招聘职位要求上列出来要求的相关课程的内容。我投的是 IC 测试类，都是一些数电，模电，微机，信号和 C++ 的内容，外加一道关于 IC 测试的英译中的翻译题。数电的内容比较多，但都是很基础的芯片电路功能的判断；微机所考的内容也挺多的，几乎全是关于系统总线的，小题不难，对总线稍稍了解都会做，倒是大题挺难搞的，关于芯片译码，题目要求有些含糊，反正我是只做了一半；信号重点考了采样，貌似只有一道填空题和一道大题，说的是采样周期数，采样周期，采样频率还有原信号频率的关系，大题是求信号有效值的，记得有效值定义和积分推导的人都会做；模电貌似只考了一道运放相关的输入输出关系的推导题，会用虚短虚断的话一会就可以推出来；C++ 只考了两个地方，出一小段程序，问是用什么语言写的，超呆 B，还有一道是大题，叫你找出一段程序里的语法错误，平时有用 C++ 写程序一般都差不多能找出来；英译中不难，可惜我没时间做。重点说明一下，IC 测试的题量挺大的，一个钟头内完成，我个人觉得应该把题目做得全面些，比如每一个知识模块都要做一些题，这样才能表现出与职位相符的比较全面的专业基础；我就比较呆 B，懒得去找 C++ 的语法错误，英译中没做，在个别题目上过度消耗了时间；估计整份试卷我应该只得了 60 分。

一面

炬力是我面试过的最尊重应聘者的公司。那部门主管叫王永成，婴儿胖，人挺亲和的。他事先早已把应聘者的简历内容记得很熟，面试过程中我每提及与简历相关的内容他都会微笑地说，对，这个在你的简历中有提到过，这让我很是感慨。我进房间后，他没有叫我自我介绍，也没有低头看我带过去的简历，直接跟我聊过我做过的一个项目。我们在那个项目话题上聊了十几分钟，接着问了一下在学校的学习情况，最喜欢哪门课，哪门课学得比较好，为什么学得比较好，哪些课学得比较不好，为什么会学得不好，问我为什么不保研不读研，对读研和直接出来工作有什么看法。这些都是比较常见的问题，面试之前我就把答案梳理过（之前威盛也问过类似的），所以答起来条理比较清晰。接下来是专业知识的提问，先是问了关于 C++ 指针的问题，什么叫指针，什么叫指针的指针，怎么样最快地去一个很大文件中的一些内容，C 和 C++ 有什么不同；接着问了信号与系统的问题，什么叫线性时不变系统，采样信号对频率有什么要求，拉氏变换和 Z 变换你平时是怎么用的，用来解决什么问题，两个变换是怎么实现相互转换，什么是 IIR 和 FIR，怎么设计之类的；最后问了一些关于自动控制的问题，自动控制有什么常用的方法，都是怎么应用的，比如根轨迹法，是怎么样的一个方法，离散系统要用什么控制方法，怎么实现的 W 芙峡艘幌挛颐前嗷父璧 ❖ 婁就 C 测试职位的问题，包括我上面所说的，大概问了数电模电，微机，信号与系统，DSP 原理，C++ 这几门课程，奇怪是他一点都没问我模电数电的知识，那可是我的强项，不过还好，上面那些问题都顺利把答案给出来了。专业知识问完后，就对着我的英语四级成绩提问了，问我为什么四级考得这么差，怎么六级没过，是不是没有准备之类的，我都如实地回答了，然后试探性地问了一下这个职位对英语的要求，还好他说要求不高，跟我说这个不要紧的。问完上面这些估计有四十分钟了，他突然跟我说，明天把证书原件和三方协议带过来，上午九点直接到他房间来找他，我有些激动，心想他是不是在试探我的诚意，就没有问明天是不是要签约之类的（而且早就听说叫带三方的话都会签的，哪知后来被耍了）。最后他意犹未尽地给了我几个情景性的问题，比如说做一个项目，老师叫你去买一个器件，你去买的时候发现涨价了，老师又不在学校了，手机也关了，但一定要有器件买回去，不然项目进度跟不上，恰好旁边有一个人向你介绍一样替代品，说是完全能替代你要买的器件，而且价格便宜，他问我是否把替代品买回来，为什么？诸如此类的情景问题问了好几个，然后就把我送出了房间，还不忘叮嘱我明天把三方协议带过来。

二面

一面回去我屁颠屁颠地跑学院那里跟辅导员把三方拿了出来，然后班里很多人都以为我第二天要去签约了，个个嚷着叫我请吃饭。我问了好多人，是不是带三方过去就保证要我了，很多人给的答案是肯定的，所以我第二天就那么屁颠屁颠地跑过去了。

我进房间后，把证书原件和三方拿给他看，他就只看了一下证书原件，三方都没看一眼，说我们今天还要谈

一会，就当是二面吧。我心里凉了半截，心想难道我被放鸽子了。他首先在英语四级上纠缠了很久，问我下次要怎么考六级；接下来问了至少有十五个情景问题，不外乎是考察怎么领导项目，怎么协调人事关系，怎么看待得失之类的，这里就不把问过的问题列出来了，真正在学校动手做过项目，平时有思考怎么为人处事的话都能把自己的意愿说出来的。接着问了一下关于我职业规划的问题，三五年内怎么规划，要达到怎么样的一个高度，以什么为标准，八年后又如何之类的。这几乎是每家公司都会问的，凡在大学不是得过且过找工作有目标的人应该早就有自己的答案的。最后问了一下我学校里办三方的手续是怎样的，叫我把三方带回去，下午二点之前给我信息，到时可能要再麻烦我走一趟。听到这句话估计是三岁小孩也能看出我眼里巨大的失落，我忐忑不安地回到了学校。

等到下午二点，还没有电话打过来，我打电话过去问，说已经签了别人，是四个中选两个，很遗憾没有选上我。说那天是周五，他们公司的招聘人员下午就要回珠海了，事先叫二面的同学带协议过来是为了避免最终录取的同学亲自跑去珠海签约。我彻底绝望，期待与现实，巨大的落差，我郁闷到极点。炬力的应聘就这么说拜拜了。事前准备了好久好久，把专业书复习了一遍，职位相关的信息也了解了不少，跟炬力工作的师兄也联系了很多次，详细地了解了很多公司的信息，想不到最后四选二都败下来，真的非常遗憾。总结虽然最后很遗憾地被 O U T 了，但还是在这两轮面试中学到了不少东西，起码全面认识了自己，把自己的求职心态重新摆正过来。

下面是给明年应聘的同胞们一些建议：

1、准备。宣讲会一定要去，真正心仪的公司一定要好好准备，包括对公司的了解，对职位招聘信息的了解（包括招几个人，在不在广州招），笔试之前一定要把相关的课程复习好，复习时不要钻得太细，从大体上把握应该就没问题，必要的话一定要联系一下往年应聘成功的前辈，尽量在笔试这关表现优秀，而且据说炬力比较看重笔试成绩；如果觉得笔试答得不错，那就开始准备面试吧。面试问题无非是以下几类，一类是对面试官要对你个人初步了解而问的问题，比如自我介绍，学校的学习情况之类的，这些一定要事先想好答案，给人一种你是有备而来的感觉之余千万不要让他觉得你是在背答案；一类是对专业知识的提问，一定要把笔试时错了的题没做的题再做一遍，这些在面试中极有可能被问到（我有几个同学都被问到，我就没有），专业的知识把大纲了然于胸就能过关的；再一类是针对个人职业性格与能力的提问，比如二面会提到的十几个情景问题，平时要培养分析问题的能力，一般这些问题是无法准备的，看个人能力，也可能是最能决定你是否能成功的问题；还有一类就是职业规划类与职位信息了解的问题，这些看你个人怎么规划，是否与公司性质与发展相悖，可以这么说吧，想去进这家公司搞技术的同学，这个问题对他而言根本就不是问题。

2、发挥。败军之将，何以言勇，但我个人觉得还是有必要把自己的心得与大家分享一下，希望大家批判性地吸收。我个人觉得，回答问题时尽量放松，不要紧张（我面试了好多家，从来就没有紧张过，哈哈）尽量愉快地向面试官展现真实的自我。呵呵，如果你真的是有能力，那么展现出来的将是一个他非常需要的人才；如果你能力稍差，那么展示一下你在这个职位上的可塑性吧，比如学习能力，团队精神。对于面试官要对你个人初步了解而问的问题，可以参与一下网上牛人们的回答技巧。但专业知识层面上，就要看个人的积累了，那些考察职业性格与能力的问题，技巧起不了作用，只能靠个人的逻辑体系去表现，刻意地回避与展现可能会向面试官展示矛盾的你。这里有一点要说明的是，有些问题不一定要你直接说出答案，你要想清楚自己答的是什么问题，站好自己的立场，学会分析问题，把自己分析问题的思路跟面试官分享，到最后才说出自己的答案，我觉得这样会比较好，我个人也是这样做的（呵呵，别笑我被人家鄙视了）。

3、运气。俗称 R P 问题，平时给自己攒点 R P，总有帮助的，哈哈，瞎扯淡!!。成功

与否，尽量坦然去对待，有没哪一家公司定需要你，也没有你一定非进不可的公司，就像毕淑敏说的，有成千上万的男人可以做你的老公（当然，是站在女性角度上说的），面试到最后，行与不行，最能说明的是这样一个问题，你是否与这家公司的用人标准相符合，切不可轻易否定自己。万一给鄙视了，要重新振作，重新去争取新的机会，一定会成功的。（呵呵，我就在被拒后的一周收到了另一家公司的 offer）。

4、强调一下英语的重要性，大家一定要学好英语；再强调一下争取的重要性，机会是要争取来的，所以要找工作的同学，不要等机会还找自己，要主动出击。最后祝现在找工作和以后要找工作的同胞们都能找到好工作！

4.2 炬力一笔一面

昨晚去了炬力的宣讲会，那位老总张口闭口“十多年了，我现在觉得最庆幸的就是当初一起创业的弟兄们都还在”，狠有点小马哥的意思，让人意识到这确实是个典型的南方企业。

宣讲会上意外的收到了 nVIDIA 的电面通知，对久无面试的短裤超人小青年来说，颇有些久旱甘霖的模样。黑~~

回到宿舍后收到了炬力的笔试通知，chinahr 的小姑娘估计通知电话打多了，张口就说“广州本田邀请您参加笔试……”听得我直发愣，黑黑。还好她又反应过来，说“8 是 8 是，是炬力笔试”依然是八点半依然是建筑馆报告厅，只是 nvidia 换成了炬力，咳。。我这张旧船票这次能不能登上你的客船捏？朕可千万不能再重蹈 nvidia 笔试的翻车路线~~~

早上 5 点就醒了，口干舌燥，嗓子疼得要命，只好起床。赶到实验室喝了杯水，感觉好点了，于是跟阿牛他们一起踏上了 438，奔赴笔试一线。路上照例是堵车，停在路上半天不挪窝，心急火燎的我们只好安步当车，一溜小跑赶到了清华，提前五分钟找到了座位。

因为是比较熟悉的 IC 数字，所以题做的还算顺利，就是最后一题不会，直接放弃了，噫。

下午午觉正在梦中数着 offer 的时候，炬力 hr 打来电话，通知下午量子芯座见。这种速度真是令人震惊，在目前以慢为美以拖为美的众多公司中，拥有闪电般速度的炬力真是如暗夜中的萤火虫一般卓尔不群呐。。admiring~~~暗暗赞叹后超人赶紧收拾好东西，跑实验室打了两份简历，狂奔量子芯座。

到了之后发现只有我一个人过来，一位瘦瘦的 hr 面我。把我的笔试卷子拿给我，叫我照着自己画的状态机写出 fsm 详细代码，感觉比较容易，下手就写，其间偷偷的看了一下题目，除了最后一道空着，其余题都打了对号，心中窃喜。可惜刚刚睡醒牙齿都没有刷，外加不习惯往纸上写代码，他又目不转睛的盯着看我怎么写，终于把 case 后面的 current_state 写成了 next_state，被当面指出并用力的 BS 了一番。

然后让我讲项目，我说“那我讲一下目前正在做的这个吧”，结果他说，别，按时间一个一个的讲。汗~于是一个一个的讲，其间他埋头在我笔试试卷的背面写个不停，貌似根本没有听，然则他抬头就问细节问题，并且各个凌厉无比，令我只有招架之力，木有还手之功，真不知道他是如何做到的。。确实是个牛人呐。

尔后他问我，我做的项目跟 IC 设计关系不大，为什么要选择这个？我只好照实回答，对 FPGA 感兴趣，希望接触到更深层的东西，而且平时也了解了一下 IC 设计的流程。于是他要我讲一下 IC 设计的流程。blablabla，设计输入，综合成 ram dff 之类基本元件，仿真测试，布局布线，时序分析，仿真，最后流片。。不知道对不对，总之就扯了一通，估计被他暗地里挑出错误一堆，噫。

有提了个问题是电压与芯片工作速度的关系，我说具体的不太清楚，用的 FPGA 芯片电压过高的话就会烧掉感觉应该是电压越高速度越快吧。这时他说，知道普通 PC 如何超频不？这时我才知道这是他的提示，于是把以前对超频的了解扯了一番，修改 bios 把核心电压提高能超频，这个俺还是有些了解地。而后我说提高电压虽然能提高工作速度，但是可能会引起功耗过大与散热问题，牛人 hr 才终于微微点了点头

面试持续了大约 80 分钟，搞定后他说，你对于炬力有没有什么问题？于是我照例失败无比的提出了狠辣的问题。

Q1: 请问炬力总部是在珠海市内还是市郊？

答曰：炬力总部不在珠海市内，而是在市郊，且离中山市境比离珠海市内要近得多。

Q2: 请问户口是解决为珠海市户口莫？

答曰：YES。

结束两个失败的问题后朕落荒而撤。临走前找他练习了一下刚学的握手礼仪，漂漂。

最迟明天晚上给出结果，安心等待吧。。咳。

4.3 我在炬力工作半年后的感觉

能来炬力实在是很偶然，之前只知道公司做 mp3 的芯片，似乎前景不错，加上网上传言一年 n 多月的奖金.....很意外的获得笔试的机会，然后面试，签约迷迷糊糊下来，恍如做梦:) 现在来公司也差不多半年了，简单说一下自己的情况，各位也可以参考一下。每个公司都有自己的企业文化，不过在这里听到的更多的是“低调”，据说是公司以前的作风，大家开玩笑时经常会挂在嘴边:)

进公司第一个惊奇应该就是办公室的布局了，所有的人都在一个大屋子里，200 人的大屋子还是蛮壮观的:) 有些像学校的实验室，很随意的再一起。拖鞋，T 恤.....中午趴着休息，当然也有人用沙滩椅，或许是刚来的缘故，反正感觉蛮轻松的，基本上也就是看看资料，写些程序，也因为公司是在哈工大的校园里面，所以有种还在的错觉.....想想也是，每天还要挤到学生食堂排队买饭（虽然有快餐，不过还是食堂更和胃口）很羡慕那些有家的人，因为可以带饭，那样花样就多了很多。珠海不过毕竟是海边的城市，虽然海不是很漂亮，海风吹来还是蛮舒服的:) 所以天气还算不错

去年的薪水是 5 到 7k，至于奖金可以在网上查，虽然有准备反正当我知道去年的奖金是还是很吃惊的:) ——公司这方面要求保密，不然会被开除的:)

生活条件还好吧，离市区有些远，珠海的房租比西安便宜一些，吃的话一般是食堂或者快餐，3 到 10 块不等，当然也可以自己带饭，买菜要比西安贵一些，比北京还是便宜不少

公司里平时很随意，各个部门都是为研发服务，所以不用太多担心

企业文化自己看公司主页吧，我没有记住，汗

至于低调，是公司以前的行事方式了，虽然 ic 卖得很好，但大家应该很少见炬力的广告吧:) 以前的老总据说总是开一个很破的富康:) 反正还没见过比较嚣张的人。当然现在市场做到第一这些有所改善，不过相对而言还是比较低调，如果见老叶（我们的 ceo）或者跟他聊天会有更进一步的体会，反正说不出来了，有机会自己来体会吧。

一般是跟着项目走，也因部门而已，SD 可能会忙一些，像我们算法部因为一般都是长期的任务，所以只要规划好应该不会很忙。

比较好一些的就是责任制，可以比较晚上班，另外，4 小时之内的假是不扣工资的，跟老大说一下就好了:)

具体的简历接受都是负责，不过要是不放心也可以直接寄给这边的人力资源，不过要标明应聘职位。

关于去年本科生的待遇，我不是很清楚，不过有同事推掉北京威盛的 offer 来签炬力，应该说明这里的薪水还是有竞争力的；

而且公司的待遇并不仅仅体现在月薪上，公司的奖金或许才是真正吸引人的地方

祝福大家!!!

附录：更多求职精华资料推荐

强烈推荐：应届生求职全程指南（第十六版，2022 校园招聘冲刺）

下载地址： <http://download.yingjiesheng.com>

该电子书特色：内容涵盖了包括职业规划、简历制作、笔试面试、企业招聘日程、招聘陷阱、签约违约、户口问题、公务员以及创业等求职过程中的每一个环节，同时包含了各类职业介绍、行业及企业介绍、求职准备及技巧、网申及 Open Question、简历中英文模板及实例点评、面试各类型全面介绍、户口档案及报到证等内容，2022 届同学求职推荐必读。

应届生求职网 YingJieSheng.COM，中国领先的大学生求职网站

<http://www.yingjiesheng.com>

应届生求职网 APP 下载，扫扫看，随时随地找工作

<http://vip.yingjiesheng.com/app/index.html>

